PCT/JP 02/13436 24.12.02

日 本 玉 **PATENT OFFICE** JAPAN

別紙添付の書類に記載されている事項は下記の出願書類に記載されて いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2001年12月27日

REC'D 2 1 FEB 2003

POF

PANDO

号 出 願 番

Application Number:

[ST.10/C]:

特願2001-396389 [JP2001-396389]

Ш 人 Applicant(s):

松下電器産業株式会社

SUBMITTED OR TRANSMITTED IN COMPLIANCE WITH RULE 17.1(a) OR (b)

2003年 2月

特許庁長官 Commissioner, Japan Patent Office



【書類名】

特許願

【整理番号】

2171030025

【提出日】

平成13年12月27日

【あて先】

特許庁長官殿

【国際特許分類】

G01C 17/30

【発明者】

【住所又は居所】

大阪府門真市大字門真1006番地 松下電器産業株式

会社内

【氏名】

尾中 和弘

【特許出願人】

【識別番号】

000005821

【氏名又は名称】

松下電器産業株式会社

【代理人】

【識別番号】

100097445

【弁理士】

【氏名又は名称】

岩橋 文雄

【選任した代理人】

【識別番号】

100103355

【弁理士】

【氏名又は名称】

坂口 智康

【選任した代理人】

【識別番号】

100109667

【弁理士】

【氏名又は名称】

内藤 浩樹

【手数料の表示】

【予納台帳番号】

011305

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

特2001-396389

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 9809938

【書類名】 明細書

【発明の名称】 方位センサおよびその製造方法

【特許請求の範囲】

【請求項1】 基板と、この基板の上面に設けられその長手方向が互いに直交しかつ直列に接続された4個の検出素子をそれぞれ有する第1、第2のブリッジ回路と、この第1、第2のブリッジ回路の上面に設けられた絶縁層と、この絶縁層を介して前記第第1、第2のブリッジ回路のそれぞれ上方に位置する第1、第2の磁気バイアス印加手段とを備えた方位センサ。

【請求項2】 第1、第2の磁気バイアス印加手段で発生する磁界の向きが互いに異なるようにした請求項1記載の方位センサ。

【請求項3】 第1、第2の磁気バイアス印加手段で発生する磁界の向きが互いに略90°異なるようにした請求項2記載の方位センサ。

【請求項4】 第1、第2の磁気バイアス印加手段としてCoPt合金を用いた請求項1記載の方位センサ。

【請求項5】 第1、第2の磁気バイアス印加手段としてフェライトを用いた 請求項1記載の方位センサ。

【請求項6】 絶縁層としてSiO2を用いた請求項1記載の方位センサ。

【請求項7】 第1、第2の磁気バイアス印加手段で発生する磁界の強度を5~200eとした請求項1記載の方位センサ。

【請求項8】 第1、第2の磁気バイアス印加手段をそれぞれさらに上面視に て第1、第2のブリッジ回路の周囲にも設けた請求項1記載の方位センサ。

【請求項9】 基板と、この基板の上面に設けられその長手方向が互いに直交しかつ直列に接続された4個の検出素子をそれぞれ有する第1のブリッジ回路と、前記基板の下面に設けられその長手方向が互いに直交しかつ直列に接続され4個の検出素子をそれぞれ有する第2のブリッジ回路と、前記第1のブリッジ回路上面および第2のブリッジ回路下面にそれぞれ設けられた絶縁層と、この絶縁層を介して前記第1のブリッジ回路の上方に位置する第1のバイアス印加手段と、前記絶縁層を介して前記第2のブリッジ回路の下方に位置する第2の磁気バイアス印加手段とを備え、前記第1、第2の磁気バイアス印加手段で発生する磁界の

向きが互いに異なるようにした方位センサ。

【請求項10】 基板の上面にその長手方向が互いに直交しかつ直列に接続され4個の検出素子をそれぞれ有する第1、第2のブリッジ回路を形成する工程と、この第1、第2のブリッジ回路の上面に絶縁層を形成する工程と、この絶縁層を介して前記第1、第2のブリッジ回路のそれぞれ上方に位置する第1、第2の磁気バイアス印加手段を形成する工程とを備え、この第1、第2の磁気バイアス印加手段で発生する磁界の向きを互いに異なるようにした方位センサの製造方法

【請求項11】 絶縁層における第1、第2の磁気バイアス印加手段の非形成部にレジストを形成し、前記絶縁層の全面に第1、第2の磁気バイアス印加手段を形成した後、前記レジストを除去して所定位置に第1、第2の磁気バイアス印加手段を設けるようにした請求項10記載の方位センサの製造方法。

【請求項12】 第1、第2の磁気バイアス印加手段を形成した後、磁界の向きを設定するようにした請求項10記載の方位センサの製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、各種電子機器に使用される方位センサおよびその製造方法に関するものである。

[0002]

【従来の技術】

図5(a)は従来の方位センサの斜視図、図5(b)は同A-A線断面図である。

[0003]

図5 (a), (b) において、基板1上面において直列に接続されかつその長手方向が互いに直交する4個の検出素子2a~2dを有するブリッジ回路3と、このブリッジ回路3を有する基板1を覆うようにして基板1を保持するホルダー4と、このホルダー4の周りを巻回し所定巻数の導電線からなり互いに直交する磁気バイアス印加手段としての第1、第2のコイル5a,5bとを備えていた。

[0004]

【発明が解決しようとする課題】

上記従来の方位センサは、検出素子2a~2dが設けられた基板1がホルダー4で覆われ、さらにこのホルダー4の周囲を第1、第2のコイル5a,5bが巻回しているため、形状が大きくなり、小形化が容易ではなかった。

[0005]

本発明は、上記従来の課題を解決するもので、小形化が可能な方位センサを提供することを目的とする。

[0.006]

【課題を解決するための手段】

上記目的を達成するために、本発明は以下の構成を有する。

[0007]

本発明の請求項1に記載の発明は、特に、基板上面に設けられその長手方向が 互いに直交しかつ直列に接続された4個の検出素子をそれぞれ有する第1、第2 のブリッジ回路と、この第1、第2のブリッジ回路上面に設けられた絶縁層と、 この絶縁層を介して第1、第2のブリッジ回路のそれぞれ上方に位置する第1、 第2の磁気バイアス印加手段とを備えたという構成を有しており、これにより、 ホルダーおよびコイルが不要となるため、小形化が可能な方位センサが得られる という作用効果を有する。

[0008]

本発明の請求項2に記載の発明は、特に、第1、第2の磁気バイアス印加手段で発生する磁界の向きが互いに異なるようにしたという構成を有しており、これにより、第1、第2のブリッジ回路の出力は正弦波で位相が互いに異なるため、第1のブリッジ回路の出力は同一値を2つの方位の角度で取るにもかかわらず、第1のブリッジ回路の出力と第2のブリッジ回路の出力との関係によって1つの角度に決定でき、これにより、0~360°の範囲の全方位を検出できるという作用効果を有する。

[0009]

本発明の請求項3に記載の発明は、特に、第1、第2の磁気バイアス印加手段

で発生する磁界の向きが互いに略90°異なるようにしたという構成を有しており、これにより、第1、第2のブリッジ回路の出力の位相が互いに90°異なるため、一方の出力がサイン波のとき他方の出力がコサイン波となり、これにより、両出力の比を計算することによって容易に方位を検出できるという作用効果を有する。

[0010]

本発明の請求項4に記載の発明は、特に、第1、第2の磁気バイアス印加手段としてCoPt合金を用いたという構成を有しており、これにより、磁気バイアス印加手段の厚みを小さくでき、さらに、厚みのばらつきを小さくできるため、安定した強度のバイアス磁界を得ることができるという作用効果を有する。

[0011]

本発明の請求項5に記載の発明は、特に、第1、第2の磁気バイアス印加手段 としてフェライトを用いた構成を有しており、これにより、安価に磁気バイアス 印加手段を得ることができるという作用効果を有する。

[0012]

本発明の請求項6に記載の発明は、特に、絶縁層としてSiO₂を用いたという構成を有しており、これにより、安価で、さらに第1、第2の磁気バイアス印加手段としてCoPt合金を用いた場合、第1、第2の磁気バイアス印加手段との密着性が良くなるため、耐湿性等の信頼性を向上させることができるという作用効果を有する。

[0013]

本発明の請求項7に記載の発明は、特に、第1、第2の磁気バイアス印加手段で発生する磁界の強度を5~20〇eとしたという構成を有しており、これにより、磁界の強度が20〇e以下のため、地磁気の磁界強度との差を小さくでき、また磁界の強度が5〇e以上のため、一定以上の第1、第2のブリッジ回路の出力を得ることができ、これにより、精度良く方位検知ができるという作用効果を有する。

[0014]

本発明の請求項8に記載の発明は、特に、第1、第2の磁気バイアス印加手段

をそれぞれさらに上面視にて第1、第2のブリッジ回路の周囲にも設けたという 構成を有しており、これにより、第1、第2のブリッジ回路上方に設けた第1、 第2の磁気バイアス印加手段でそれぞれ発生した磁界が、第1、第2のブリッジ 回路の周囲に設けた磁気バイアス印加手段より外側に出ることを防止できるため 、第1、第2の磁気バイアス印加手段で発生した磁界が互いに影響を及ぼし合う ことを防ぐことができるという作用効果を有する。

[0015]

本発明の請求項9に記載の発明は、特に、基板上下面にそれぞれ設けられ4個の検出素子を有する第1、第2のブリッジ回路と、絶縁層を介して第1のブリッジ回路の上方に位置する第1の磁気バイアス印加手段と、絶縁層を介して第2のブリッジ回路の下方に位置する第2の磁気バイアス印加手段とを備え、第1、第2の磁気バイアス印加手段で発生する磁界の向きが互いに異なるようにしたという構成を有しており、これにより、第1、第2のブリッジ回路を別個の面に形成しているため、第1、第2のブリッジ回路を同一面に形成するより面積を小さくでき、これにより、小型化が可能な方位センサが得られ、さらに、第1、第2の磁気バイアス印加手段を別個の面に形成しているため、第1、第2の磁気バイアス印加手段を別個の面に形成しているため、第1、第2の磁気バイアス印加手段で発生した磁界が互いに影響を及ぼし合うことを防ぐことができるという作用効果を有する。

[0016]

本発明の請求項10に記載の発明は、特に、その長手方向が互いに直交しかつ 直列に接続された4個の検出素子をそれぞれ有する第1、第2のブリッジ回路を 基板上面に形成する工程と、この第1、第2のブリッジ回路上面に絶縁層を形成 する工程と、この絶縁層を介して第1、第2のブリッジ回路のそれぞれ上方に第 1、第2の磁気バイアス印加手段を形成する工程とを備え、この第1、第2の磁 気バイアス印加手段で発生する磁界の向きを互いに異なるようにしたという構成 を有しており、これにより、ホルダーおよびコイルが不要となるため、小形化が 可能な方位センサが得られ、さらに、第1、第2のブリッジ回路の出力は正弦波 で位相が互いに異なるため、第1のブリッジ回路の出力は同一値を2つの方位の 角度で取るにもかかわらず、第1のブリッジ回路の出力と第2のブリッジ回路の 出力との関係によって1つの角度に決定でき、これにより、0~360°の範囲の全方位を検出できるという作用効果を有する。

[0017]

本発明の請求項11に記載の発明は、特に、絶縁層における第1、第2の磁気バイアス印加手段の非形成部にレジストを形成し、絶縁層全面に第1、第2の磁気バイアス印加手段を形成した後、レジストを除去して所定位置に第1、第2の磁気バイアス印加手段を設けるようにしたという構成を有しており、これにより、レジストを除去さえすれば不要な第1、第2の磁気バイアス印加手段も同時に除去できるため、第1、第2の磁気バイアス印加手段を除去する必要がなく、第1、第2の磁気バイアス印加手段を除去する必要がなく、第1、第2の磁気バイアス印加手段を除去するという作用効果を有する。

[0018]

本発明の請求項12に記載の発明は、特に、第1、第2の磁気バイアス印加手段を形成した後、磁界の向きを設定するようにしたという構成を有しており、これにより、同時あるいは連続して磁界の向きを設定できるため、生産性を向上させることができるという作用効果を有する。

[0019]

【発明の実施の形態】

図1 (a) は本発明の一実施の形態における方位センサの斜視図、図1 (b) は同分解斜視図、図2は同A-A線断面図、図3は同要部である第1、第2のブリッジ回路の上面図である。

[0020]

図1~図3において、基板11上面に設けられ、その長手方向が互いに直交しかつ直列に接続された4個の検出素子12a~12d、12e~12hをそれぞれ有する第1のブリッジ回路13、第2のブリッジ回路14と、この第1、第2のブリッジ回路13,14上面に設けられた絶縁層15と、この絶縁層15を介して第1、第2のブリッジ回路13,14のそれぞれ上方に位置する第1磁気バイアス印加手段16、第2の磁気バイアス印加手段17とを備えている。さらに、第1、第2の磁気バイアス印加手段16,17で発生する磁界の向きが互いに

略90°異なるようになっている。

[0021]

基板11は、矩形状でアルミナなどの絶縁性を有する材料からなる。

[0022]

4個の検出素子12a~12dは、基板11上面に設けられ、直列に接続されかつその長手方向が互いに直交するフルブリッジを構成し、第1のブリッジ回路13となっている。

[0023]

また、検出素子12a~12dの各接続部には、入力電極18、グランド電極 19、第1の出力電極20a、第2の出力電極20bが接続されている。そして 、第1の出力電極20aと第2の出力電極20bとは互いに向き合う位置に設け られている。

[0024]

このように、検出素子12a~12dをフルブリッジに構成することによって、第1の出力電極20aと第2の出力電極20bからそれぞれ得られた2つの出力電圧の差動電圧を検出すれば、この差動電圧を大きくできるため、精度良く方位検知ができ、さらに2つの出力電圧のノイズをキャンセルできるため、ノイズによる検出ばらつきを小さくできる。

[0025]

さらに、各検出素子12a~12dはその長手方向が第1、第2の磁気バイアス印加手段16,17で発生する磁界と45°の角度をなしている。このように45°の角度とすることによって、各検出素子12a~12dの抵抗値変化をリニアに設定できる。なお、各検出素子12a~12dの長手方向と第1、第2の磁気バイアス印加手段16,17で発生する磁界とがなす角度を必ずしも45°にする必要はない。

[0026]

また、入力電極18、グランド電極19、第1の出力電極20a、第2の出力電極20bの材料としてそれぞれ銀、銀パラジウム等を用いる。

[0027]

別の4個の検出素子12e~12hも、基板11上面に設けられ、検出素子12a~12dと同じ構成、同じパターンで、第2のブリッジ回路14となっている。なお、第1のブリッジ回路13と第2のブリッジ回路14とは、互いに電気的に接続されない。

[0028]

さらに、第1のブリッジ回路13と第2のブリッジ回路14における入力電極18、グランド電極19、第1の出力電極20a、第2の出力電極20bはそれぞれ、外部からの信号の入出力が必要なため露出している。

[0029]

これらの検出素子12a~12hは、複数折り返して形成され、外部磁界が垂直に印加されたときに抵抗値変化率が最大となるNiCo,NiFe等からなる強磁性薄膜、人工格子多層膜等で構成される。また、複数折り返すことによって、地磁気が横切る本数が増えるため、抵抗値変化率が大きくなり、地磁気の検出感度が向上する。なお、各検出素子12a~12hは複数折り返した形状でなくてもよい。

[0030]

[0031]

なお、絶縁層15として SiO_2 を用いると、安価で、かつ第1、第2の磁気バイアス印加手段16, 17としてCoPt合金を用いた場合、第1、第2の磁気 気バイアス印加手段16, 17との密着性が良くなるため、耐湿性等の信頼性を向上させることができる。

[0032]

第1、第2の磁気バイアス印加手段16,17は、絶縁層15を介して第1、 第2のブリッジ回路13,14の上方に設けられ、磁界の向きが設定されたCo Pt合金、CoCrPt合金、フェライト等の磁石からなる。このとき、少なくとも第1のブリッジ回路13全面を覆うように第1の磁気バイアス印加手段16が、第2のブリッジ回路14全面を覆うように第2の磁気バイアス印加手段17がそれぞれ設けられている。また、第1、第2の磁気バイアス印加手段16,17で発生する磁界の向きは互いに略90°異なり、略直交している。さらに、第1、第2の磁気バイアス印加手段16,17で発生する磁界の強度が5~200eとなっている。

[0033]

図4は、第1、第2の磁気バイアス印加手段16,17で発生する磁界の強度と、検出された方位のばらつきとの関係を示した図である。このとき、許容される方位のばらつきを7°としている。これは36方位を検出するために許される最大限のばらつきである。

[0034]

図4から明らかなように、磁界の強度を5~200eとすることによって、検 出された方位のばらつきを低減でき、方位を精度良く検出できることがわかる。

[0035]

これは、磁界の強度が200e以下のため、地磁気の磁界強度との差を小さくでき、また磁界の強度が50e以上のため、一定以上の第1、第2のブリッジ回路13、14からの出力を得ることができるからである。

[0036]

なお、要望される検出方位のばらつきが小さい場合には、磁界の強度の範囲を 更に限定する必要がある。

[0037]

また、第1、第2の磁気バイアス印加手段16,17としてCoPt合金を用いることによって、その厚みを5000Å程度に小さくできることに加えて、厚みのばらつきを小さくできるため、安定した強度のバイアス磁界を得ることができる。

[0038]

さらに、第1、第2の磁気バイアス印加手段16,17としてフェライトを用

いれば、安価に磁気バイアス印加手段16、17を得ることができる。

[0039]

この第1、第2の磁気バイアス印加手段16,17の上面には、第1、第2の磁気バイアス印加手段16,17を保護するためにエポキシ樹脂、シリコン樹脂等からなる被覆層21が設けられている。

[0040]

このように基板11上面に設けられその長手方向が互いに直交しかつ直列に接続された4個の検出素子12a~12d、12e~12hをそれぞれ有する第1、第2のブリッジ回路13,14と、この第1、第2のブリッジ回路13,14上面に設けられた絶縁層15と、この絶縁層15を介して第1、第2のブリッジ回路13,14のそれぞれ上方に位置する第1、第2の磁気バイアス印加手段16,17とを備えるようにすれば、ホルダーおよびコイルが不要となるため、小形化が可能な方位センサが得られるという効果が得られる。

[0041]

また、第1、第2の磁気バイアス印加手段16,17で発生する磁界の向きが互いに略90°異なるようにしたため、第1、第2のブリッジ回路13,14の出力の位相が互いに略90°異なり、これにより、方位を θ とすると一方の出力がAsin θ 他方の出力がAcos θ となるため、両出力の比すなわちtan θ が計算でき、この値から容易に方位 θ を検出できる。

[0042]

このとき、第1、第2の磁気バイアス印加手段16,17で発生する磁界の向きは、方位θのばらつきが所定の範囲内、例えば7°に収まる程度に異なるようにすればよい。

[0043]

なお、第1、第2の磁気バイアス印加手段16,17で発生する磁界の向きが略90°異なるようにしなくてもよい。すなわち、第1、第2のブリッジ回路13,14の出力の位相が互いに異なるように第1、第2の磁気バイアス印加手段16,17で発生する磁界の向きを異なるようにすれば、第1のブリッジ回路13の出力は正弦波のため同一値を2つの方位の角度で取るにもかかわらず、第1

のブリッジ回路13の出力と第2のブリッジ回路14の出力との差の符号によって1つの角度に決定でき、これにより、0~360°の範囲の全方位を検出できる。このとき、第1、第2のブリッジ回路13,14の各出力の波形が重ならない程度に異なるようにする必要がある。

[0044]

以下、本発明の一実施の形態における方位センサの製造方法について説明する

[0045]

図1〜図3において、まず、基板11の上面に印刷、蒸着等の方法によって、 検出素子12a〜12h、入力電極18、グランド電極19、第1の出力電極2 0a、第2の出力電極20bを形成する。

[0046]

このとき、4個の検出素子12a~12dを直列に接続させかつその長手方向が互いに直交するフルブリッジを構成し、第1のブリッジ回路13を形成する。また、検出素子12a~12dの各接続部には、入力電極18、グランド電極19、第1の出力電極20a、第2の出力電極20bを接続させる。そして、第1の出力電極20aと第2の出力電極20bとは互いに向き合う位置に形成する。

[0047]

さらに、別の4個の検出素子12e~12hも同様の構成とし、第2のブリッジ回路14を形成する。

[0048]

次に、第1、第2のブリッジ回路13,14の上面に印刷等によって絶縁層15を形成する。このとき、少なくとも検出素子12a~12hを覆うようにする

[0049]

次に、絶縁層15を介して、第1のブリッジ回路13の上方に第1の磁気バイ アス印加手段16を、第2のブリッジ回路14の上方に第2の磁気バイアス印加 手段17をそれぞれ印刷、エッチング等によって形成する。このとき、各検出素 子12a~12hが、その長手方向が第1、第2の磁気バイアス印加手段16, 17で発生する磁界と45°の角度をなすようにする。また、第1、第2の磁気バイアス印加手段16,17で発生する磁界の方向が略90°異なるようにする

[0050]

なお、第1、第2の磁気バイアス印加手段16,17をリフトオフ法によって 形成すれば、絶縁層15または第1、第2のブリッジ回路13,14へのダメー ジを防止できるという効果が得られる。

[7051]

すなわち、第1、第2の磁気バイアス印加手段16,17の非形成部にレジストを形成した後、絶縁層15全面に第1、第2の磁気バイアス印加手段16,17を形成し、レジストを除去して所定位置に第1、第2の磁気バイアス印加手段16,17を設けるようにすれば、レジストを除去さえすれば不要な第1、第2の磁気バイアス印加手段16,17も同時に除去できるため、エッチング法のように第1、第2の磁気バイアス印加手段16,17を直接除去する必要がなく、第1、第2の磁気バイアス印加手段16,17を除去するためのエッチング液等が絶縁層15または第1、第2のブリッジ回路13,14へ付着あるいは浸透することを防止できる。

[0052]

特に第1、第2の磁気バイアス印加手段16,17としてCoPt合金をエッチング法で形成する場合、エッチング液として強酸性のものを使用する必要があるため、このエッチング液によって絶縁層15または第1、第2のブリッジ回路13,14がダメージを受け、耐湿性等が悪化して信頼性が劣化してしまう。

[0053]

次に、第1、第2の磁気バイアス印加手段16,17に磁場発生コイルを近接 することによって、それぞれの磁界の向きを設定する。

[0054]

このように、第1、第2の磁気バイアス印加手段16,17の形成後、磁界の向きを設定するようにすれば、同時あるいは連続して磁界の向きを設定できるため、生産性を向上させることができる。

[0055]

なお、すでに磁界の向きが設定された磁石を絶縁層 1 5 上面に配置するように してもよい。

[0056]

最後に、第1、第2の磁気バイアス印加手段16,17の上面にモールド等によって被覆層21を形成する。

[0057]

このようにその長手方向が互いに直交しかつ直列に接続された4個の検出素子 12a~12d、12e~12hをそれぞれ有する第1、第2のブリッジ回路13,14を基板11上面に形成し、この第1、第2のブリッジ回路13,14上面に絶縁層15を形成し、この絶縁層15を介して第1、第2のブリッジ回路13,14のそれぞれ上方に位置する第1、第2の磁気バイアス印加手段16,17とを形成するようにすれば、ホルダーおよびコイルが不要となるため、小形化が可能な方位センサが得られるという効果が得られる。

[0058]

また、第1、第2の磁気バイアス印加手段16,17で発生する磁界の向きが 異なるようにしたため、第1、第2のブリッジ回路13,14の出力の位相が互 いに異なり、これにより、第1のブリッジ回路13の出力は正弦波のため同一値 を2つの方位の角度で取るにもかかわらず、第1のブリッジ回路13から第2の ブリッジ回路14の出力を引いた値の符号によって1つの角度に決定でき、これ により、0~360°の範囲の全方位を検出できる。

[0059]

以下、本発明の一実施の形態における方位センサの動作について説明する。

[0060]

まず、第1、第2のブリッジ回路13,14の各入力電極18、グランド電極19間に所定の電圧を印加する。そして、第1のブリッジ回路13、第2のブリッジ回路14に、それぞれ地磁気が印加されると各検出素子12a~12hの抵抗値が変化し、それぞれ第1の出力電極20aと第2の出力電極20bから抵抗値変化に応じた電圧が出力され、この2つの差動電圧が検出される。この電圧は

正弦波で、地磁気と第1、第2のブリッジ回路13,14とが交わる角度によってその電圧値が変動する。したがって、同一値を2つの角度で取ることになる。

[0061]

次に、第2のブリッジ回路14についても同様に差動出力電圧を検出する。第1、第2の磁気バイアス印加手段16,17で発生する磁界の向きが異なるようにしたため、第1、第2のブリッジ回路13,14の差動出力電圧の位相が互いに異なり、これにより、第1のブリッジ回路13で得られた電圧値が同一の角度でも、第2のブリッジ回路14で得られた電圧値は異なる。この結果、2つの電圧値の関係あるいは差の符号によって1つの角度に決定できるため、方位センサの向いている方向が決まり、0~360°の範囲の地磁気の全方位を検出できる

[0062]

なお、上記本発明の一実施の形態における方位センサは、第1、第2のブリッジ回路13,14の上方に第1、第2の磁気バイアス印加手段16,17を設けたと説明したが、さらに第1、第2の磁気バイアス印加手段16,17をそれぞれ上面視にて第1、第2のブリッジ回路13,14の周囲にも設けるようにしてもよい。このようにすれば、第1、第2のブリッジ回路13,14の上方に設けた第1、第2の磁気バイアス印加手段16,17でそれぞれ発生した磁界が、第1、第2のブリッジ回路13,14の周囲に設けられた磁気バイアス印加手段16,17より外側に出ることを防止できるため、第1、第2の磁気バイアス印加手段15,17な外側に出ることを防止できるため、第1、第2の磁気バイアス印加手段16,17で発生した磁界が互いに影響を及ぼし合うことを防ぐことができる。

[0063]

また、基板11の上面に第1、第2のブリッジ回路13,14両方を設けると説明したが、基板11の上面に第1のブリッジ回路13を、基板11の下面に第2のブリッジ回路14を設け、第1のブリッジ回路13の上方に第1の磁気バイアス印加手段16を、第2のブリッジ回路14の下方に第2の磁気バイアス印加手段17をそれぞれ設けるようにしてもよい。このようにすれば、第1、第2のブリッジ回路13,14を別個の面に形成しているため、第1、第2のブリッジ

回路13,14を同一面に形成するより面積を小さくでき、これにより、小型化が可能な方位センサが得られ、さらに、第1、第2の磁気バイアス印加手段16,17を別個の面に形成しているため、第1、第2の磁気バイアス印加手段16,17の距離を離すことができ、これにより、第1、第2の磁気バイアス印加手段16,17で発生した磁界が互いに影響を及ぼし合うことを防ぐことができる

[0064]

さらに、第1、第2のブリッジ回路13,14はそれぞれ4個の検出素子12 $a\sim12d$ 、12 $e\sim12h$ を有すると説明したが、少なくとも2個以上であれば、各検出素子の両端部に入力電極、出力電極、グランド電極を設けることができるため、同様に方位の検知ができる。

[0065]

【発明の効果】

以上のように本発明によれば、基板上面に設けられその長手方向が互いに直交しかつ直列に接続された4個の検出素子をそれぞれ有する第1、第2のブリッジ回路と、この第1、第2のブリッジ回路上面に設けられた絶縁層と、この絶縁層を介して第1、第2のブリッジ回路のそれぞれ上方に位置する第1、第2の磁気バイアス印加手段とを備えたため、ホルダーおよびコイルが不要となり、これにより、小形化が可能な方位センサが得られるという優れた効果を奏するものである。

【図面の簡単な説明】

【図1】

- (a) 本発明の一実施の形態における方位センサの斜視図
- (b) 同分解斜視図

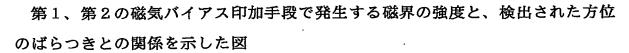
【図2】

同A-A線断面図

【図3】

同要部である第1、第2のブリッジ回路の上面図

【図4】



【図5】

- (a) 従来の方位センサの斜視図
- (b) 同A-A線断面図

【符号の説明】

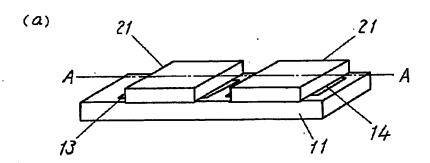
- 11 基板
- 12a~12h 検出素子
- 13 第1のブリッジ回路
- 14 第2のブリッジ回路
- 15 絶縁層
- 16 第1の磁気バイアス印加手段
- 17 第2の磁気バイアス印加手段

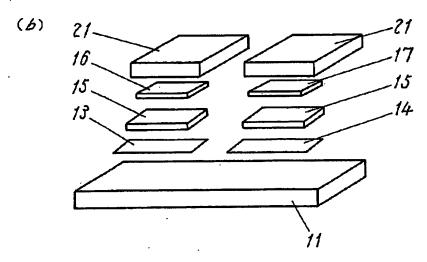


図面

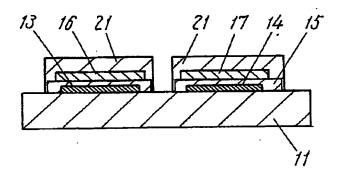
【図1】

- 11 基 板
- 13 第1のブリッジ回路
- 14 第2のブリッジ回路
- 16 第1の磁気バイアス印加手段
- 17 第2の磁気バイアス印加手段

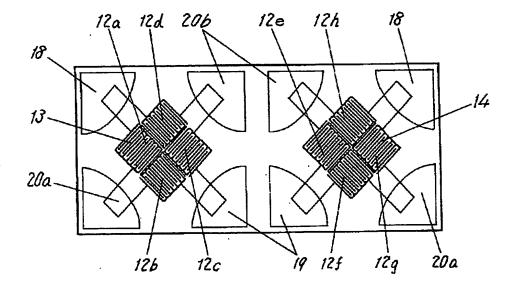






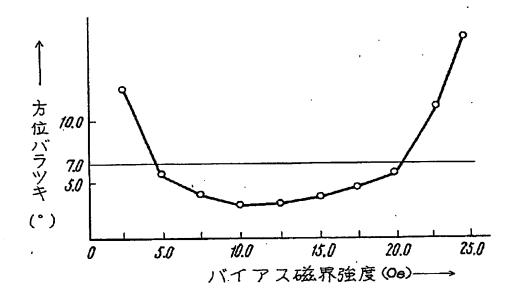


【図3】



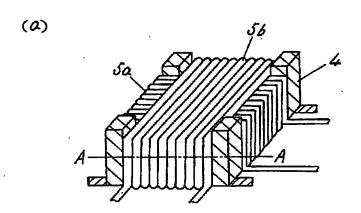


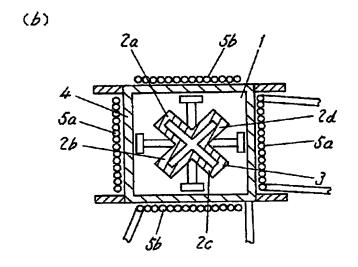
【図4】





【図5】







【書類名】 要約書

【要約】

【課題】 小型化が可能な方位センサを提供することを目的とする。

【解決手段】 基板11上面に設けられその長手方向が互いに直交しかつ直列に接続された4個の検出素子12a~12d、12e~12hをそれぞれ有する第1、第2のブリッジ回路13,14と、この第1、第2のブリッジ回路13,14上面に設けられた絶縁層15と、この絶縁層15を介して第1、第2のブリッジ回路13,14のそれぞれ上方に位置する第1、第2の磁気バイアス印加手段16,17とを備えた。

【選択図】 図1



出願人履歴情報

識別番号

[000005821]

1. 変更年月日

1990年 8月28日

[変更理由]

新規登録

住 所

大阪府門真市大字門真1006番地

氏 名

松下電器産業株式会社

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:
BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
GRAY SCALE DOCUMENTS
LINES OR MARKS ON ORIGINAL DOCUMENT
\square REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
Потибр.

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.